

## JARS - Task #968

Milestone # 126 (New): HARDWARE

Task # 412 (Closed): Diseñar esquema y routing de la versión final de la tarjeta de adquisición

### Diseño y ruteo de tarjeta switch power de 5V

05/15/2017 05:43 PM - John Rojas

<b>Status:</b>	Closed	<b>Start date:</b>	05/15/2017
<b>Priority:</b>	Normal	<b>Due date:</b>	05/15/2017
<b>Assignee:</b>	John Rojas	<b>% Done:</b>	100%
<b>Category:</b>		<b>Estimated time:</b>	0.00 hour
<b>Target version:</b>	Versión 2.0	<b>Spent time:</b>	0.00 hour
<b>Description</b>			
Tarjeta para verificar el funcionamiento de la habilitación de 5V desde los 3.3V del FPGA.			

#### History

#1 - 05/15/2017 05:44 PM - John Rojas

- Status changed from New to Resolved

- % Done changed from 0 to 100

#2 - 06/26/2017 02:06 PM - John Rojas

- Status changed from Resolved to Closed