

Interfaz de programación por ethernet para divisor de PPS - Task #818

Milestone # 802 (New): Desarrollo de hardware Power-IO

Diseño del Esquemático

01/03/2017 07:58 PM - Luis de la Cruz

|                                                    |                 |                        |            |
|----------------------------------------------------|-----------------|------------------------|------------|
| <b>Status:</b>                                     | New             | <b>Start date:</b>     | 01/11/2017 |
| <b>Priority:</b>                                   | Normal          | <b>Due date:</b>       | 01/12/2017 |
| <b>Assignee:</b>                                   | Luis de la Cruz | <b>% Done:</b>         | 0%         |
| <b>Category:</b>                                   |                 | <b>Estimated time:</b> | 4.00 hours |
| <b>Target version:</b>                             | Version 1.0     | <b>Spent time:</b>     | 0.00 hour  |
| <b>Description</b>                                 |                 |                        |            |
| Se diseñara el esquemático en Eagle de la tarjeta. |                 |                        |            |
| Entregable: Diseño terminado del esquemático       |                 |                        |            |

History

#1 - 01/03/2017 08:04 PM - Luis de la Cruz

- Target version set to Version 1.0