

IDI - Instrumentación de radares - Task #1713

Milestone # 1580 (Closed): Divisor de PPS/Generador de pulso

Diseñar tarjeta de salidas de 10 MHz para el Trimble

07/25/2019 03:23 PM - Joaquín Verástegui

Status:	Closed	Start date:	09/09/2019
Priority:	Normal	Due date:	09/16/2019
Assignee:	Joaquín Verástegui	% Done:	0%
Category:		Estimated time:	0.00 hour
Target version:		Spent time:	0.00 hour
Description			
<ul style="list-style-type: none">• Usar clock drivers.• Deben salir 4 señales de 1.4Vpk-pk a 10MHz• El PPS debe salir del rack			

History

#1 - 07/25/2019 05:16 PM - Joaquín Verástegui

- Parent task set to #1580

#2 - 07/25/2019 05:17 PM - Joaquín Verástegui

Joaquín Verástegui wrote:

- Usar clock drivers.
 - Deben salir 4 señales de 1.4Vpk-pk a 10MHz
 - El PPS debe salir del rack
-
- Deben haber al menos 2 salidas de 10 MHz saliendo del Rack.
 - Se pueden usar estos buffers para distribuir las señales:
 - <http://www.ti.com/lit/ds/symlink/lmv112.pdf>
 - <http://www.ti.com/lit/ds/symlink/lmh2180.pdf>
 - También se puede usar opamps configurados como buffer de ganancia unitaria.
 - Tener en cuenta que la impedancia de salida de las señales de 10 MHz debe ser 50 ohmios.
 - La ganancia debe ser unitaria.
 - Analizar cuál es la mejor opción teniendo en cuenta la alimentación y la impedancia de salida.

#3 - 08/27/2019 05:07 PM - Juan Llanos

- Due date set to 09/16/2019

- Start date changed from 07/25/2019 to 09/09/2019

#4 - 11/05/2019 03:34 PM - Joaquín Verástegui

- Subject changed from Diseñar tarjeta de interfaz de rack para Trimble to Diseñar tarjeta de salidas de 10 MHz para el Trimble

- Assignee changed from Juan Llanos to Joaquín Verástegui

#5 - 01/02/2024 02:59 PM - John Rojas

- Status changed from New to Closed