

IDI - Instrumentación de radares - Milestone #1578

CGS

01/29/2019 09:01 PM - Joaquín Verástegui

Status:	Closed	Start date:	01/29/2019
Priority:	Normal	Due date:	10/16/2019
Assignee:	Victor Vásquez	Estimated time:	0.00 hour
Category:		Spent time:	0.00 hour
Target version:			
Description			
Subtasks:			
Task # 1595: Diseño de tarjeta de CGS en Eagle			Closed
Task # 1596: Fabricar tarjeta de CGS			Closed
Task # 1598: Diseñar solución al problema de Beaglebone (CLAIRE)			Closed
Task # 1599: Implementar solución al problema de Beaglebone (CLAIRE)			Closed
Task # 1618: Pruebas de CGS - JASMET			Closed
Task # 1619: Diseño de shield de CGS - JASMET			Closed
Task # 1620: Depuración de código de CGS en Tiva			Closed
Task # 1647: Editar el diseño en Eagle del CGS para el Controlador de Radar			Closed
Task # 1648: Pruebas de canal fraccionario			Closed
Task # 1649: Documentación del CGS			Closed
Task # 1700: Implementar driver CGS			Closed

History

#1 - 02/04/2019 04:14 PM - Victor Vásquez

- Status changed from New to In progress

#2 - 02/27/2019 10:10 PM - Joaquín Verástegui

Requerimientos:

- Entrada de reloj externo de 10 MHz
- Entrada de reloj externo es una fracción de la potencia del Trimble
- Generar reloj diferente a 60 MHz, que JARS acepte.
- 2 salidas de reloj de 3.3V y 2 salidas de 5V a la misma frecuencia dependiendo de pruebas de JARS y RC.
- Probar RC y JARS a diferentes frecuencias sincronizados.
- Programación desde el RC del SIR.

#3 - 01/02/2024 03:01 PM - John Rojas

- Status changed from In progress to Resolved

#4 - 01/02/2024 03:04 PM - John Rojas

- Status changed from Resolved to Closed